(19) 世界知的所有権機関 国際事務局



(43) 国際公開日 2005年8月4日(04.08.2005)

3/08, 12/06, G06K 19/07, G11C 16/02

PCT

(10) 国際公開番号 WO 2005/071549 A1

(51) 国際特許分類7:

G06F 12/00.

(72) 発明者; および

(21) 国際出願番号:

PCT/JP2005/000832

(22) 国際出願日:

2005年1月24日(24.01.2005)

(25) 国際出願の言語:

日本語

(26) 国際公開の言語:

日本語

(30) 優先権データ:

2004年1月26日(26.01.2004) JP 特願2004-017348

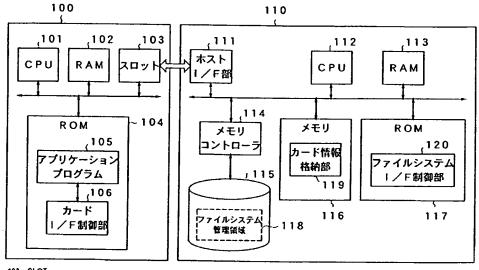
(71) 出願人(米国を除く全ての指定国について): 松下電 器産業株式会社 (MATSUSHITA ELECTRIC INDUS-TRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大 字門真 1 0 0 6 番地 Osaka (JP).

- (75) 発明者/出願人 (米国についてのみ): 前田卓治
- (MAEDA, Takuji) [JP/--]. 井上信治 (INOUE, Shinji) [JP/--]. 辻田昭一 (TSUJITA, Shoichi) [JP/--]. 後藤芳 稔 (GOTOH, Yoshiho) [JP/--]. 大原淳 (OHARA, Jun) [JP/--]. 松野公則 (MATSUNO, Kiminori) [JP/--]. 田 村和明 (TAMURA, Kazuaki) |JP/---|.
- (74) 代理人: 岡本宜喜 (OKAMOTO, Yoshiki): 〒5770066 大阪府東大阪市高井田本通7-7-19昌利ビル安田 岡本特許事務所内 Osaka (JP).
- (81) 指定国(表示のない限り、全ての種類の国内保護が 可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, 1D, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS,

/続葉有/

(54) Title: SEMICONDUCTOR MEMORY DEVICE AND ITS CONTROL METHOD

(54) 発明の名称: 半導体メモリ装置及びその制御方法



- 105... APPLICATION PROGRAM
- 106... CARD I/F CONTROL PART 111... HOST I/F PART
- 114... MEMORY CONTROLLER

- 118... FILE SYSTEM MANAGEMENT AREA
- 116... MEMORY
- 119... CARD INFORMATION STORAGE PART
- 120 FILE SYSTEM UF CONTROL PART

(57) Abstract: A card information storage part (119) is provided in a semiconductor memory device (110) to store information of the characteristics of the semiconductor memory device (110). There is also provided a file system interface control part (120) for performing, based on the stored characteristic information, a file access suitable for the characteristics of the semiconductor memory device (110). This allows an access device (100) to perform an optimum file access via the file system interface control part (120) without awareness of the characteristics of the semiconductor memory device (110).

(57) 要約: 半導体メモリ装置110内にカード情報格納部119を設け、半導体メモリ装置110の特性に関す る情報を格納する。格納された特性情報を基に半導体メモリ装置110の特性に適したファイル

LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KIE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM. ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU.

IE, IS, IT, LT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BE, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

一 国際調査報告書

2文字コード及び他の略語については、定期発行される 各*PCT*ガゼットの巻頭に掲載されている「コードと略語 のガイダンスノート」を参照。